



València, 23 de febrer de 2012

## La Politècnica de València lidera un projecte europeu per a millorar la funcionalitat i reduir el consum energètic de dispositius com els smartphones

- El projecte VIRTICAL, finançat pel setè Programa marc de la UE, està coordinat pel Grup d'Arquitectures Paral·leles de la UPV, i hi participen altres set socis europeus

La **Universitat Politècnica de València** lidera, a través del **Grup d'Arquitectures Paral·leles (GAP)**, el projecte europeu **VIRTICAL**, l'objectiu del qual és **augmentar la funcionalitat, la fiabilitat i la seguretat de dispositius com ara els telèfons intel·ligents, els ordinadors del tipus tauleta**, els receptors de televisió digital i qualsevol altra mena d'allò que es coneix com a *dispositius incrustats (embedded devices)*.

"Durant l'última dècada, els dispositius incrustats han envaït la vida quotidiana gràcies als avanços que s'han produït en les xarxes sense fil i al creixement exponencial de l'ús d'aplicacions multimèdia. Aquests sistemes estan presents a les nostres cases o a la nostra faena, per exemple en els receptors de televisió digital, els telèfons intel·ligents, els ordinadors *tauleta*, etc. **El nostre objectiu amb aquest projecte és millorar el rendiment, els nivells de seguretat i la qualitat de servei d'aquests sistemes, i reduir-ne alhora el consum d'energia**", explica M<sup>a</sup> Engracia Gómez, investigadora del Grup d'Arquitectures Paral·leles de la UPV.

Per a aconseguir els seus objectius, els socis del projecte VIRTICAL utilitzen com a eina el concepte de *virtualització*. "La virtualització és una tecnologia avançada i utilitzada àmpliament per a augmentar la flexibilitat i la seguretat dels sistemes informàtics. Ara bé, l'aplicació de la virtualització als sistemes incrustats està encara en una fase molt incipient, i és ací on incideix el nostre treball", explica la investigadora de la UPV.

Per estendre aquest concepte als sistemes incrustats com són els telèfons intel·ligents, les *tauletes* i d'altres, aquest projecte modificarà tant el programari (aplicacions, sistema operatiu...) com el maquinari dels diferents components (nuclis (*cores*), xarxa, acceleradors, memòria). La virtualització permetrà augmentar la flexibilitat, la programabilitat, el rendiment, la qualitat de servei, la fiabilitat, la seguretat i l'estalvi d'energia dels equips.

El projecte VIRTICAL, que va començar el passat mes de juliol, està finançat pel setè Programa marc de la Unió Europea. A banda de la UPV, hi participen també la Universitat de Bolonya, l'Institut d'Educació Tecnològica de Creta i les empreses STMicroelectronics, Thales, SYSGO, ARM i VOSYS.

**Dades de contacte:**

Luis Zurano Conches

- **Annexos:**

-



Unitat de Comunicació Científica-CTT  
Universitat Politècnica de València  
ciencia@upv.es  
647422347