



# PLANOS

Este documento contiene los planos, esquemas y organigramas del proyecto.

Autor: Adrián Luis Arándiga Martínez

Tutor: Salvador Coll Arnau

Julio 2016



UNIVERSITAT  
POLITÈCNICA  
DE VALÈNCIA

Universidad Politécnica de Valencia

Escuela Técnica Superior de Ingeniería del Diseño  
Grado en Ingeniería Electrónica Industrial y Automática



## ÍNDICE DE PLANOS

Diagrama de bloques general .....	Plano 1
Organigrama Hardware .....	Plano 2
Organigrama Software .....	Plano 3
Diagrama de bloques Hardware.....	Plano 4
Esquemático circuito Smartfight .....	Plano 5
Esquemático sistema de energía .....	Plano 5.1
Esquemático acelerómetro.....	Plano 5.2
Esquemático componentes externos CC2541 .....	Plano 5.3
Esquemático circuito de comunicación .....	Plano 5.4
Diseño PCB.....	Plano 6
Pistas superiores PCB .....	Plano 6.1
Pistas inferiores PCB .....	Plano 6.2
Vías PCB.....	Plano 6.3
Componentes PCB.....	Plano 6.4
Layout LED PCB .....	Plano 6.5
Layout condensadores PCB .....	Plano 6.6
Layout bobina PCB .....	Plano 6.7
Layout resistencias PCB.....	Plano 6.8
Layout pulsador PCB .....	Plano 6.9
Layout oscilador Q1 PCB.....	Plano 6.10
Layout oscilador Q2 PCB.....	Plano 6.11
Layout antena PCB .....	Plano 6.12
Layout MAX1555 IC1 PCB .....	Plano 6.13
Layout microcontrolador CC2541 IC2 PCB .....	Plano 6.14
Layout TPS62733 IC3 PCB .....	Plano 6.15
Layout ADXL375 IC4 PCB .....	Plano 6.16
Layout 2450BM15A002E IC5 PCB.....	Plano 6.17

La unidad de medida de todas las dimensiones son milímetros.